



## 单芯片多处理器系统任务并行处理设计

1.上海大学 机电工程与自动化学院,上海 200072;2.上海大学 微电子研究与开发中心,上海 200072

### Design of Task Parallel Processing in Single Chip Multi-processor System

1.School of Mechatronics Engineering and Automation, Shanghai University, Shanghai 200072, China;

2.Microelectronic R&D Center, Shanghai University, Shanghai 200072, China

- 摘要
- 参考文献
- 相关文章

Download: PDF (1977KB) [HTML \(1KB\)](#) Export: BibTeX or EndNote (RIS) Supporting Info

#### 摘要

根据单芯片多处理器的基本架构,围绕如何提高单芯片多处理器的性能,提出一种基于任务库的任务并行处理方法,给出了任务加载和调度策略,并用硬件予以实现.以4个基于511体系结构的MCU子处理器为单芯片多处理器架构,进行了任务分配调度实例验证.结果表明,提出的方法切实可行,能够提高单芯片多处理器的并行处理能力和工作效率.

关键词: [单芯片多处理器](#); [任务调度](#); [并行处理](#)

#### Abstract:

To enhance performance of single chip multi-processor (SCMP) system, this paper proposes a method of parallel processing based on a task library, and presents a method of task distribution and scheduling. It has been implemented with hardware, and verification of task loading and task scheduling made using a single chip multi-processor system comprised of 4 subprocessors, all based on the architecture of Intel 8051. Verification results indicate that this method can improve efficiency and the ability of parallel computation of SCMP systems.

Keywords: [single chip multi-processor\(SCMP\)](#); [task scheduling](#); [parallel processing](#)

收稿日期: 2008-04-23;

基金资助:

国家自然科学基金资助项目(60773081);上海市科委集成电路设计专项(08706201800);上海大学创新基金资助项目

通讯作者 胡越黎(1959~),男,教授,博士生导师,博士,研究方向为图像处理、MCU设计等. Email:

huyueli@shu.edu.cn

#### Service

- ↳ 把本文推荐给朋友
- ↳ 加入我的书架
- ↳ 加入引用管理器
- ↳ Email Alert
- ↳ RSS

#### 作者相关文章

- ↳ 胡越黎
- ↳ 王尧明

#### 引用本文:

胡越黎,王尧明.单芯片多处理器系统任务并行处理设计[J].上海大学学报(自然科学版),2009,V15(5): 501-505

HU Yue-Li, WANG Yao-Ming .Design of Task Parallel Processing in Single Chip Multi-processor System[J] J.Shanghai University (Natural Science Edition), 2009,V15(5): 501-505

#### 链接本文:

<http://www.journal.shu.edu.cn//CN/> 或 <http://www.journal.shu.edu.cn//CN/Y2009/V15/I5/501>

没有本文参考文献

没有找到本文相关文献

Copyright by 上海大学学报(自然科学版)