

系统工程与电子技术

Systems Engineering and Electronics

[首页](#) | [期刊介绍](#) | [编委会](#) | [投稿指南](#) | [会议信息](#) | [期刊订阅](#) | [联系我们](#)

Journal of Systems Engineering and Electronics » 2009, Vol. 31 » Issue (5): 1209-1212 DOI:

[软件、算法与仿真](#)

[最新目录](#) | [下期目录](#) | [过刊浏览](#) | [高级检索](#)

[« 前一篇](#) | [后一篇 »](#)

基于FIFO循环缓冲区的DSP外围设备实时调度研究

伍微, 倪少杰, 王飞雪

国防科技大学电子科学与工程学院卫星导航研发中心, 湖南, 长沙, 410073

Scheduling DSP peripheral devices in real-time based on FIFO circular buffering

WU Wei, NI Shao-jie, WANG Fei-xue

Satellite Navigation R& D Center, School of Electronic Science and Engineering, National Univ. of Defense Technology, Changsha 410073, China

[摘要](#)

[图/表](#)

[参考文献](#)

[相关文章 \(3\)](#)



版权所有 © 北京航天情报与信息研究所《系统工程与电子技术》编辑部 2009

通讯地址: 北京市西城区142信箱32分箱《系统工程与电子技术》编辑部(100854)

电 话: (010)68388406、68386015 E-mail: xtgcydzjs@126.com(中文版)/jseeoffice@126.com(英文版)

本系统由北京玛格泰克科技发展有限公司设计开发 技术支持: support@magtech.com.cn

京ICP备11035014号