

当前位置: 科技频道首页 >> 军民两用 >> 通信 >> 2.5Gb/s 0.35um CMOS数据判决电路

请输入查询关键词

科技频道

搜索

## 2.5Gb/s 0.35um CMOS数据判决电路

关键词: [数据判决电路](#) [光接收机](#) [光纤通信系统](#)

所属年份: 2005

成果类型: 应用技术

所处阶段:

成果体现形式:

知识产权形式:

项目合作方式:

成果完成单位: 东南大学

成果摘要:

该成果利用0.35 $\mu$ m CMOS工艺, 并利用自主设计IP核加上输入输出缓冲等外围电路, 进行系统优化而实现的。电路采用源极耦合差分逻辑(SCFL)结构实现。整个芯片功耗230mW, 核心功耗70mW, 判决灵敏度峰峰值为19mV, 最高工作速率 3.5Gb/s。该电路可以作为单片电路独立使用, 也可以和时钟恢复电路进一步集成, 形成单片的时钟恢复和数据判决电路, 用于光纤通信系统中。该电路的核心部分为D触发器, D触发器广泛运用于光接收机中其它电路模块。利用0.35 $\mu$ m CMOS工艺实现速率3.5Gb/s的电路, 为光接收机中其它电路的实现提供了有力的保障。

成果完成人:

[完整信息](#)

### 行业资讯

QH3792S腔式双工器

数字微波传输关键设备研制

2.4G无线接入系统设备

VSAT卫星通信系统

码分多址卫星数据通信地球站

WSD-1卫星数据通信单收站

1560点对多点微波通信系统

M2000 6GHz 155Mb/s SDH微波...

2x155Mbit/s SDH微波通信系统

M1000型2x34Mb/s数字微波接...

### 成果交流

### 推荐成果

- [空间飞行器SPACEWIRE高速数据...](#) 04-23
- [Adhoc网络中的QoS保证\(Wirel...](#) 04-23
- [基于正交多载波传输的高速无...](#) 04-23
- [光因特网体系结构与管理技术](#) 04-23
- [一种光因特网中不同网络结构...](#) 04-23
- [40Gbit/s DWDM软件仿真系统](#) 04-23
- [移动互联网服务质量控制工程...](#) 04-23
- [数字图像处理系统研究](#) 04-23
- [IPv6核心路由器](#) 04-23

### Google提供的广告

>> 信息发布

版权声明 | 关于我们 | 客户服务 | 联系我们 | 加盟合作 | 友情链接 | 站内导航 | 常见问题

国家科技成果网

京ICP备07013945号