

一种双线异或组成单元及其在VLSI电路设计中的应用

张文龙

()

中图分类号:

摘要: 本文介绍一种双线异或电路的构成单元, 它能方便地向横向与纵向扩展, 从而有利于VLSI电路的设计. 文中给出了采用该单元构成的具有自校验特性的3个电路的设计, 它们是XOR阵列, 比较器和择多表决器.

关键词: 双线异或电路; VLSI电路; Tally电路; 比较器, 择多表决器, 自校验

 [阅读文章\(pdf\)](#)

关闭本页