

研究简报

一种新的ASM设计法

庄南^①, 吴浩敏^②

^①宁波师范学院计算中心 宁波 315211; ^②杭州大学电子工程系 杭州 310028

收稿日期 1992-2-28 修回日期 1992-8-20 网络版发布日期 2009-8-21 接受日期

摘要

本文提出了用纯二值结构的三值触发器作为基本存贮单元的ASM one-zero-hot设计法。

关键词 [触发器](#) [时序电路](#) [多值逻辑](#)

分类号

A NEW ASM DESIGN METHOD

Zhuang Nan^①, Wu Haomin^②

^①Computing Center, Ningbo Normal Collegt; Ningbo 315211; ^②Hangzhou University, Hangzhou 310028

Abstract

An ASM one-zero-hot design method of using ternary flip-flops with binary construction as storage cells is presented in this paper.

Key words [Flip-flops](#) [Sequential circuits](#) [Multiple-valued logic](#)

DOI:

通讯作者

作者个人主页 [庄南^①](#); [吴浩敏^②](#)

扩展功能

本文信息

▶ [Supporting info](#)

▶ [PDF \(686KB\)](#)

▶ [\[HTML全文\]\(0KB\)](#)

▶ [参考文献\[PDF\]](#)

▶ [参考文献](#)

服务与反馈

▶ [把本文推荐给朋友](#)

▶ [加入我的书架](#)

▶ [加入引用管理器](#)

▶ [复制索引](#)

▶ [Email Alert](#)

▶ [文章反馈](#)

▶ [浏览反馈信息](#)

相关信息

▶ [本刊中包含“触发器”的相关文章](#)

▶ 本文作者相关文章

· [庄南](#)

· [吴浩敏](#)