

论文

多路选择器树形结构逻辑网络设计

姜文彬

淮北煤炭师范学院物理系 安徽淮北 235000

收稿日期 1990-8-7 修回日期 1991-6-10 网络版发布日期 2009-9-25 接受日期

摘要

本文首先讨论了逻辑函数的分解;然后给出利用多路选择器实现多变量组合函数时,获得最小或接近最小的树形结构网络的设计方法。该方法适用于计算机自动综合。

关键词 [逻辑设计](#) [多路选择器](#) [最小化](#)

分类号

DESIGN OF TREE-TYPE LOGIC NETWORKS USING MULTIPLEXERS

Jiang Wenbin

Huaibei Coal Techers College Huaibei Anhui 235000

Abstract

A decomposition approach of logic functiony is discussed. The design method, by which the minimization or near minimization of tree-type logic networks can be obtained, is presented when multiple variables combinational logic function is implemented by using multiplexers. Using the method, the automatic synthesis of the logic function can easily be accomplished on computers.

Key words [Logic design](#) [Multiplexer](#) [Minimization](#)

DOI :

通讯作者

作者个人主页 [姜文彬](#)

扩展功能

本文信息

▶ [Supporting info](#)

▶ [PDF\(1228KB\)](#)

▶ [\[HTML全文\]\(0KB\)](#)

▶ [参考文献\[PDF\]](#)

▶ [参考文献](#)

服务与反馈

▶ [把本文推荐给朋友](#)

▶ [加入我的书架](#)

▶ [加入引用管理器](#)

▶ [复制索引](#)

▶ [Email Alert](#)

▶ [文章反馈](#)

▶ [浏览反馈信息](#)

相关信息

▶ [本刊中 包含“逻辑设计”的 相关文章](#)

▶ 本文作者相关文章

· [姜文彬](#)