

功能丰富的逻辑分析器设计

摘要点击: 1817 全文下载: 956

[查看全文](#) [查看/发表评论](#) [下载PDF阅读器](#)

所在位置: 1980, 1(2): 136-144

中文关键词:

英文关键词:

基金项目:

PACC代码:

EEACC代码:

作者

单位

[谢福增](#)

[童其美](#)

[鲍秉乾](#)

[周旋](#)

中文摘要:

本文提出一种功能丰富具有数据比较功能的逻辑分析器的设计方案. 对实现无竞争冒险的逻辑设计及整个系统的工作原理作了较为详细的论述. 给出了作为试验样机的 LA-781型逻辑分析器的研制结果.

英文摘要:

您是第695017位访问者

主办单位: 中国电子学会, 中国科学院半导体研究所 单位地址: 北京市海淀区清华东路甲35号

Service Tel: 010-82304277, 82304311 Fax: 010-82305052 邮编: 100083 Email: cjs@semi.ac.cn

本系统由勤云电子有限公司设计, 技术支持电话: 010-81928386, Email: et_yehu@yahoo.com.cn, 网址: <http://www.e-tiller.com>