

研究简报

## 新型CMOS JK触发器

吴训威<sup>①</sup>, 汪鹏君<sup>①</sup>, 沈雁飞<sup>②</sup>

<sup>①</sup>宁波大学电路与系统研究所, 宁波 315211; <sup>②</sup>浙江大学信息与电子工程学系, 杭州 310027

收稿日期 2003-6-10 修回日期 2004-9-22 网络版发布日期 2008-4-18 接受日期

摘要

该文以双反相器门锁电路为基本存储单元, 采用开关级设计方法设计出一种新型的CMOS JK触发器。与传统设计相比, 新设计具有较简单的结构、较少的元件以及较快的工作速度。

关键词 [CMOS](#) [JK触发器](#) [开关级设计](#)

分类号 [TN432](#) [TP331](#)

## Novel CMOS JK Flip-Flop

Wu Xun-wei<sup>①</sup>, Wang Peng-jun<sup>①</sup>, Shen Yan-fei<sup>②</sup>

<sup>①</sup>Institute of Circuits and Systems Ningbo University Ningbo 315211 China; <sup>②</sup>Dept of Information and Elect. Eng., Zhejiang University Hangzhou 310027 China

Abstract

Taking the latch composed of two inverters as basic storage unit, this paper proposes a novel CMOS JK flip-flop based on the design at switch level. The new design has simpler configuration with less devices and faster working speed in comparing with the traditional design.

Key words [CMOS](#) [JK flip-flop](#) [Design at switch level](#)

DOI:

通讯作者

作者个人主页 吴训威<sup>①</sup>; 汪鹏君<sup>①</sup>; 沈雁飞<sup>②</sup>

### 扩展功能

本文信息

▶ [Supporting info](#)

▶ [PDF\(690KB\)](#)

▶ [\[HTML全文\]\(0KB\)](#)

▶ [参考文献\[PDF\]](#)

▶ [参考文献](#)

服务与反馈

▶ [把本文推荐给朋友](#)

▶ [加入我的书架](#)

▶ [加入引用管理器](#)

▶ [复制索引](#)

▶ [Email Alert](#)

▶ [文章反馈](#)

▶ [浏览反馈信息](#)

相关信息

▶ [本刊中包含“CMOS”的相关文章](#)

▶ 本文作者相关文章

- [吴训威](#)
- [汪鹏君](#)
- [沈雁飞](#)