

## 期刊信息

篇名	基于Boole过程的考虑互连延时的逻辑电路波形模拟中关键问题研究
语种	中文
撰写或编译	撰写
作者	冯刚,马光胜,杜振军
第一作者单位	哈尔滨工程大学
刊物名称	计算机工程与应用
页面	13-15
出版日期	2003年 2月 日
文章标识(ISSN)	1002-8331
相关项目	<a href="#">Boole过程论中高速ASIC设计自动化新方法研究</a>