

## 基于神经网络处理器的DFT设计课程培训顺利开展

来源: 深圳市高新技术产业促进中心

发布时间: 2023-12-29

字体: [【大 中 小】](#)

2023年12月26—28日, 由深圳市高新技术产业促进中心(国家集成电路设计深圳产业化基地)组织的基于神经网络处理器的DFT设计课程培训在深圳软件园顺利举办。本次培训邀请拥有丰富数字IC设计经验的专家级芯片DFT工程师魏东老师授课, 共吸引近40位从事数字电路DFT设计工程师、研发人员以及相关领域从业者参加。



在为期三天的培训课程中, 魏老师通过NPU项目实战, 带领学员学习、参与整个项目流程, 包括基础MBIST、SCAN、BSD及ATPG理论知识, 以及LBIST、IDDQ、in system test及on line测试等更深层理论体系, 以加深学员理论知识理解, 全面提升其综合实践能力。学员们踊跃发言与老师积极讨论工作和项目中遇到的问题, 纷纷表示此次培训使他们更加优化了自身的设计思路和策略。



本次培训提供了一系列内容充实、针对性强的课程, 有利于培养理论功底扎实、实战经验丰富的企业型人才, 为今后开展数字集成电路设计与策略规划打下坚实基础。

分享到: [微信](#) [QQ](#) [微博](#) [收藏](#)[【打印本页】](#)
 友情链接: [政府机构](#) [请选择网站](#) [国家IC基地](#) [请选择网站](#) [行业组织](#) [请选择网站](#) [产业链服务](#) [请选择网站](#)
[隐私声明](#) [版权保护](#) [网站帮助](#) [网站地图](#) [投诉渠道](#)

主办单位: 深圳市产业园区综合服务中心

Copyright© 2013-2023 粤ICP备2023043568号-2

电话: 0755-26712196 传真: 0755-26551500 E-mail: center@szicc.net

通讯地址: 深圳市南山区科技园南区C1综合楼4楼 邮编: 518057

服务地址: 深圳市高新区中区科技中二路深圳软件园4栋6楼东



微信公众号