

工程应用技术与实现

视频解码芯片中去块效应环路滤波的硬件实现

冯 燕, 刘 肃, 谢朝辉

(兰州大学物理科学与技术学院, 兰州 730000)

收稿日期 修回日期 网络版发布日期 2007-3-30 接受日期

**摘要** 提出了一种支持H.264/AVC和AVS两款视频编解码标准的解码芯片中去块效应环路滤波(Deblocking Loop Filter)的硬件实现结构。这种结构通过采用恰当的片内Buffer管理方式和流水线设计, 解决了环路滤波的硬件实现时速度慢的问题, 使得效率提高。通过标准的复用, 能有效地节省面积。

**关键词** [H.264/AVC](#) [AVS](#) [复用](#) [去块效应环路滤波](#) [流水线设计](#)

**分类号** [TN919](#)

**DOI:**

通讯作者:

作者个人主页: [冯 燕](#); [刘 肃](#); [谢朝辉](#)

扩展功能

本文信息

- ▶ [Supporting info](#)
- ▶ [PDF](#) (187KB)
- ▶ [\[HTML全文\]](#) (0KB)
- ▶ [参考文献\[PDF\]](#)
- ▶ [参考文献](#)

服务与反馈

- ▶ [把本文推荐给朋友](#)
- ▶ [加入我的书架](#)
- ▶ [加入引用管理器](#)
- ▶ [引用本文](#)
- ▶ [Email Alert](#)
- ▶ [文章反馈](#)
- ▶ [浏览反馈信息](#)

相关信息

- ▶ [本刊中 包含“H.264/AVC”的 相关文章](#)
- ▶ [本文作者相关文章](#)
- ▶ [冯 燕, 刘 肃, 谢朝辉](#)