

系统工程与电子技术

Systems Engineering and Electronics

[首页](#) | [期刊介绍](#) | [编委会](#) | [投稿指南](#) | [会议信息](#) | [期刊订阅](#) | [联系我们](#)

Journal of Systems Engineering and Electronics » 2011, Vol. 33 » Issue (4): 769-773 DOI: 10.3969/j.issn.1001-506X.2011.04.12

[传感器与信号处理](#)

[最新目录](#) | [下期目录](#) | [过刊浏览](#) | [高级检索](#)

[« 前一篇](#) | [后一篇 »](#)

星载SAR中频数字接收机的FPGA设计与实现

黄杰文^{1,2}, 祁海明¹, 李早社¹, 禹卫东¹

1. 中国科学院电子学研究所, 北京 100080;
2. 中国科学院研究生院, 北京 100049

Design and implementation of space borne SAR IF digital receiver on FPGA

HUANG Jie-wen^{1,2}, QI Hai-ming¹, LI Zao-she¹, YU Wei-dong¹

1. Institute of Electronics, Chinese Academy of Sciences, Beijing 100080, China;
2. Graduate University of the Chinese Academy of Sciences, Beijing 100049, China

[摘要](#)

[图/表](#)

[参考文献](#)

[相关文章 \(15\)](#)