

典型应用系统

基于FPGA的动态可重构体系结构研究

蔡启先¹; 蔡洪波²; 黄晓璐²; 蔡启仲^{2,2}

广西工学院¹

收稿日期 2006-1-6 修回日期 网络版发布日期 2006-6-28 接受日期

摘要 提出了一种基于FPGA的动态可重构系统的设计方案。该系统以协处理器的形式与LEON2通用处理器构成主/协处理器结构, 并通过寄存器与网络来保存和传递数据流和配置流, 实现了二者的优势互补。以具体实验对该方案进行了验证。

关键词 [动态可重构](#) [动态可重构阵列](#) [FPGA](#)

分类号

DOI:

对应的英文版文章: [6010079](#)

通讯作者:

蔡启先 [cxq_gx@163.com](mailto:cqx_gx@163.com)

作者个人主页: 蔡启先 蔡洪波 黄晓璐 蔡启仲

扩展功能

本文信息

- ▶ [Supporting info](#)
- ▶ [PDF](#) (581KB)
- ▶ [\[HTML全文\]](#) (0KB)
- ▶ [参考文献\[PDF\]](#)
- ▶ [参考文献](#)

服务与反馈

- ▶ [把本文推荐给朋友](#)
- ▶ [加入我的书架](#)
- ▶ [加入引用管理器](#)
- ▶ [引用本文](#)
- ▶ [Email Alert](#)
- ▶ [文章反馈](#)
- ▶ [浏览反馈信息](#)

相关信息

- ▶ [本刊中 包含“动态可重构”的 相关文章](#)
- ▶ [本文作者相关文章](#)

· [蔡启先](#)
· [蔡洪波](#)
· [黄晓璐](#)
· [蔡启仲](#)
·