

网络与通信

网络处理器并行度研究

秦思林, 张盛兵, 周昔平

(西北工业大学计算机学院, 西安710071)

收稿日期 修回日期 网络版发布日期 2007-9-17 接受日期

摘要 介绍了网络处理器基本配置方式: 并行配置和串行配置。在并行配置的基础上, 分析了IPv4对网络处理器报文处理的要求, 提取了不同网络处理器报文处理的共同特征。讨论了在网络处理器饱和工作条件下内部线程个数和引擎个数之间的关系以及网络处理器的效率问题, 为在相同的资源条件下, 如何提高其性能作出了前期研究。

关键词 [网络处理器](#) [IPv4](#) [微引擎](#) [线程](#) [协处理器](#)

分类号 [TP393](#)

DOI:

通讯作者:

作者个人主页: [秦思林](#); [张盛兵](#); [周昔平](#)

扩展功能

本文信息

▶ [Supporting info](#)

▶ [PDF](#) (125KB)

▶ [\[HTML全文\]](#) (0KB)

▶ [参考文献\[PDF\]](#)

▶ [参考文献](#)

服务与反馈

▶ [把本文推荐给朋友](#)

▶ [加入我的书架](#)

▶ [加入引用管理器](#)

▶ [引用本文](#)

▶ [Email Alert](#)

▶ [文章反馈](#)

▶ [浏览反馈信息](#)

相关信息

▶ [本刊中 包含“网络处理器”的 相关文章](#)

▶ [本文作者相关文章](#)

· [秦思林, 张盛兵, 周昔平](#)