

## 网络与通信

### 基于FPGA的嵌入式三态以太网设计

杨瀚程, 王芳, 张佳杰, 杨光辉

(国家数字交换系统工程技术研究中心, 郑州 450002)

收稿日期 修回日期 网络版发布日期 2007-7-31 接受日期

**摘要** 提出了一种基于FPGA实现嵌入式三态(10MB/100MB/1 000MB)以太网的设计方案, 分别从硬件和软件方面介绍了使用FPGA进行嵌入式系统设计的方法, 编写了一个控制系统进行10MB/100MB/1 000MB自切换程序, 并在工程中得以实现。

**关键词** [大规模汇聚路由器](#) [嵌入式三态以太网](#) [VxWorks](#)

**分类号** [TP393](#)

**DOI:**

通讯作者:

作者个人主页: [杨瀚程](#); [王芳](#); [张佳杰](#); [杨光辉](#)

## 扩展功能

### 本文信息

- ▶ [Supporting info](#)
- ▶ [PDF](#) (98KB)
- ▶ [\[HTML全文\]](#) (0KB)
- ▶ [参考文献\[PDF\]](#)
- ▶ [参考文献](#)

### 服务与反馈

- ▶ [把本文推荐给朋友](#)
- ▶ [加入我的书架](#)
- ▶ [加入引用管理器](#)
- ▶ [引用本文](#)
- ▶ [Email Alert](#)
- ▶ [文章反馈](#)
- ▶ [浏览反馈信息](#)

### 相关信息

- ▶ [本刊中 包含“大规模汇聚路由器”的 相关文章](#)
- ▶ 本文作者相关文章
  - [杨瀚程, 王芳, 张佳杰, 杨光辉](#)