

工程应用技术与实现

类蜂巢结构快速样机平台的可测试性设计

陈伟男¹, 周 博¹, 彭澄廉¹, 吴荣泉²

(1. 复旦大学计算机与信息技术系, 上海 200433; 2. 华东计算技术研究所, 上海 200233)

收稿日期 修回日期 网络版发布日期 2006-12-18 接受日期

摘要 类蜂巢结构快速样机平台(HLRESP)是一个基于现场可编程门阵列(FPGA)的通用样机平台, 采用类似蜂窝状的系统结构。根据该样机平台特点, 采用边界扫描技术进行板级和系统级的可测试性设计, 扫描链路可以灵活配置, 不仅能实现边界扫描测试, 还能实现对可编程器件的在线编程, 方便了样机平台的测试和调试工作, 缩短了系统开发周期。

关键词 [快速样机原型](#) [可测试性设计](#) [JTAG](#)

分类号

DOI:

通讯作者:

作者个人主页: 陈伟男¹;周 博¹;彭澄廉¹;吴荣泉²

扩展功能

本文信息

- ▶ [Supporting info](#)
- ▶ [PDF \(86KB\)](#)
- ▶ [\[HTML全文\]\(0KB\)](#)
- ▶ [参考文献\[PDF\]](#)
- ▶ [参考文献](#)

服务与反馈

- ▶ [把本文推荐给朋友](#)
- ▶ [加入我的书架](#)
- ▶ [加入引用管理器](#)
- ▶ [引用本文](#)
- ▶ [Email Alert](#)
- ▶ [文章反馈](#)
- ▶ [浏览反馈信息](#)

相关信息

- ▶ [本刊中 包含“快速样机原型”的相关文章](#)
- ▶ 本文作者相关文章
- [陈伟男¹, 周 博¹, 彭澄廉¹, 吴荣泉²](#)