

工程应用技术与实现

基于MIPS内核的SoC软硬件协同仿真

王江,刘佩林,陈颖琪

上海交通大学图像通信与信息处理研究所, 上海 200030

收稿日期 修回日期 网络版发布日期 2006-8-9 接受日期

摘要 针对基于MIPS系列处理器内核的高清电视解码SoC, 构建了一个软硬件协同仿真环境。连接MIPS处理器内核的VMC模型和SoC的RTL模型, 利用VMC模型支持MIPS指令集的特性运行测试汇编程序, 实现了SoC软硬件的同步调试, 有效地提高了系统验证的效率。

关键词 [VMC](#) [片上系统](#) [软硬件协同仿真](#)

分类号 [TP311](#)

DOI:

通讯作者:

作者个人主页: 王江;刘佩林;陈颖琪

扩展功能

本文信息

- ▶ [Supporting info](#)
- ▶ [PDF \(115KB\)](#)
- ▶ [\[HTML全文\] \(0KB\)](#)
- ▶ [参考文献 \[PDF\]](#)
- ▶ [参考文献](#)

服务与反馈

- ▶ [把本文推荐给朋友](#)
- ▶ [加入我的书架](#)
- ▶ [加入引用管理器](#)
- ▶ [引用本文](#)
- ▶ [Email Alert](#)
- ▶ [文章反馈](#)
- ▶ [浏览反馈信息](#)

相关信息

- ▶ [本刊中 包含“VMC”的 相关文章](#)
- ▶ 本文作者相关文章
 - [王江](#)
 - [刘佩林](#)
 - [陈颖琪](#)