

软件技术与数据库

汇编程序覆盖测试中虚拟插桩的实现

王学东, 汪文勇

(电子科技大学计算机科学与工程学院, 成都 610054)

收稿日期 修回日期 网络版发布日期 2007-3-28 接受日期

摘要 在对汇编语言源程序的测试工作中, 由于其非结构化的设计思想以及众多的跳转指令, 使得插桩非常困难。该文在汇编嵌入式软件程序流程图自动生成的研究基础上, 提出了以PC值为基准条件的断点设置、检测机制以及虚拟插桩机制。并结合特定的测试用例在仿真测试平台上得以实现, 最后通过实验检验了其正确性。

关键词 [汇编程序](#) [Lex](#) [Yacc](#) [虚拟插桩](#) [语句覆盖](#) [分支覆盖](#)

分类号

DOI:

通讯作者:

作者个人主页: 王学东;汪文勇

扩展功能

本文信息

- ▶ [Supporting info](#)
- ▶ [PDF \(75KB\)](#)
- ▶ [\[HTML全文\]\(0KB\)](#)
- ▶ [参考文献\[PDF\]](#)
- ▶ [参考文献](#)

服务与反馈

- ▶ [把本文推荐给朋友](#)
- ▶ [加入我的书架](#)
- ▶ [加入引用管理器](#)
- ▶ [引用本文](#)
- ▶ [Email Alert](#)
- ▶ [文章反馈](#)
- ▶ [浏览反馈信息](#)

相关信息

- ▶ [本刊中 包含“汇编程序”的 相关文章](#)
- ▶ 本文作者相关文章
 - [王学东, 汪文勇](#)