

当前位置: 科技频道首页 >> 军民两用 >> 计算机与网络 >> 指令级并行及优化编译技术

请输入查询关键词

科技频道

搜索

指令级并行及优化编译技术

关键词: **并行** **指令级并行** **编译**

所属年份: 2007

成果类型: 应用技术

所处阶段:

成果体现形式:

知识产权形式:

项目合作方式:

成果完成单位: 清华大学

成果摘要:

该研究采用软件流水法和数据相关性分析算法作为核心算法设计的优化编译器及VLIW体系结构, 在硬件资源充分的情况下, 每个时钟周期能够启动一个内层循环体。由于内层循环在整个程序执行过程中占据了绝大部分的处理机时间, 因此, 新算法的运用能够最充分地开发各种程序中的指令级并行性, 还可以缩短程序的执行时间。当主频为60MHz (试验芯片) 时, 新设计的采用VLIW体系结构的多处理机的浮点运算峰值速度达到1080MFLOPS, 指令级操作的峰值速度达到3240MIPS; 如果再加上寄存器之间数据的传送操作, 峰值速度达到19980MIPS。

成果完成人:

[完整信息](#)

行业资讯

- 新疆综合信息服务平台
- 准噶尔盆地天然气勘探目标评价
- 维哈柯俄多文种操作系统FOR ...
- 社会保险信息管理系统
- 塔里木石油勘探开发指挥部广...
- 四合一多功能信息管理卡MISA...
- 数字键盘中文输入技术的研究
- 软开关高效无声计算机电源
- 邮政报刊发行订销业务计算机...
- 新疆主要农作物与牧草生长发...

成果交流

推荐成果

- [液压负载模拟器](#) 04-23
- [新一代空中交通服务平台、关...](#) 04-23
- [Adhoc网络中的QoS保证\(Wirel...](#) 04-23
- [电信增值网业务创意的构思与开发](#) 04-23
- [飞腾V基本图形库的研究与开发...](#) 04-23
- [ChinaNet国际\(国内\)互联的策...](#) 04-23
- [电信企业客户关系管理\(CRM\)系...](#) 04-23
- [“易点通”餐饮管理系统YDT2003](#) 04-23
- [MEMS部件设计仿真库系统](#) 04-23

Google提供的广告

>> 信息发布

版权声明 | 关于我们 | 客户服务 | 联系我们 | 加盟合作 | 友情链接 | 站内导航 | 常见问题

国家科技成果网

京ICP备07013945号