

软件技术

基于SCV的MIPS指令集指令随机生成工具

尚利宏¹;田冰²

北京航空航天大学计算机学院¹

北京航空航天大学计算机学院601教研室²

收稿日期 2007-2-7 修回日期 网络版发布日期 2007-8-27 接受日期

摘要 介绍了在SystemC的系统级建模与验证环境中,使用SCV实现用于MIPS指令集指令随机生成的工具。该随机指令生成工具包括静态生成与动态生成两种工作模式。并针对随机指令生成中会遇到的数据访问越界、分支/跳转地址越界等问题提出了解决办法。此外还研究了针对流水线冲突进行验证的方法。

关键词 [随机指令生成](#) [验证](#) [SystemC](#) [SCV](#) [MIPS](#)

分类号

DOI:

对应的英文版文章: [A7020789](#)

通讯作者:

田冰 bhtianbing@263.net

作者个人主页: 尚利宏 田冰

扩展功能

本文信息

▶ [Supporting info](#)

▶ [PDF](#) (585KB)

▶ [\[HTML全文\]](#) (0KB)

▶ [参考文献\[PDF\]](#)

▶ [参考文献](#)

服务与反馈

▶ [把本文推荐给朋友](#)

▶ [加入我的书架](#)

▶ [加入引用管理器](#)

▶ [引用本文](#)

▶ [Email Alert](#)

▶ [文章反馈](#)

▶ [浏览反馈信息](#)

相关信息

▶ [本刊中 包含“随机指令生成”的相关文章](#)

▶ 本文作者相关文章

· [尚利宏](#)

· [田冰](#)