

工程应用技术实现

基于VMT的DDR-SDRAM控制器功能验证

高 夫, 杜学亮, 金 西

(中国科技大学物理系微电子学教研室, 合肥 230026)

收稿日期 修回日期 网络版发布日期 2008-2-18 接受日期

**摘要** 介绍了一种基于验证模型技术(VMT)的DDR-SDRAM控制器的功能验证方案。该方案完成了DDR-SDRAM控制器对DDR-SDRAM模型的读写以及AHB 2.0协议的兼容性验证。VMT的使用加快了验证平台的搭建和验证用例的编写。通过分析自动校对结果、仿真波形和覆盖率报告, 实现控制器功能验证的快速收敛。FPGA原型验证进一步证明了该方案的可行性。

**关键词** [验证模型技术](#) [DDR-SDRAM控制器](#) [VIP技术](#)

**分类号** [TP31](#)

**DOI:**

通讯作者:

作者个人主页: [高 夫;杜学亮;金 西](#)

扩展功能

本文信息

- ▶ [Supporting info](#)
- ▶ [PDF](#) (115KB)
- ▶ [\[HTML全文\]](#) (0KB)
- ▶ [参考文献\[PDF\]](#)
- ▶ [参考文献](#)

服务与反馈

- ▶ [把本文推荐给朋友](#)
- ▶ [加入我的书架](#)
- ▶ [加入引用管理器](#)
- ▶ [引用本文](#)
- ▶ [Email Alert](#)
- ▶ [文章反馈](#)
- ▶ [浏览反馈信息](#)

相关信息

- ▶ [本刊中 包含“验证模型技术”的 相关文章](#)
- ▶ 本文作者相关文章
  - [高 夫, 杜学亮, 金 西](#)