

工程应用技术与实现

基于FPGA的空域精细可扩展编码预处理器

乔保军^{1, 2}, 石峰¹

(1. 北京理工大学计算机科学与工程系, 北京 100081; 2. 河南大学计算机与信息工程学院, 开封 475001)

收稿日期 修回日期 网络版发布日期 2006-12-18 接受日期

摘要 FPGA越来越多地应用于各种数字信号处理系统中。针对空域精细可扩展编码算法, 提出一种基于FPGA的预处理器设计方案, 该编码预处理器占用较少的外部存储空间缓存帧数据, 充分利用数据操作之间的并行性和流水性, 生成视频数据的多描述码流。FPGA实现结果表明, 该预处理器能满足应用空域精细可扩展编码算法的视频压缩传输系统的功能要求和实时性要求。

关键词 [FPGA](#) [精细可扩展编码](#) [预处理器](#)

分类号

DOI:

通讯作者:

作者个人主页: 乔保军^{1, 2}; 石峰¹

扩展功能

本文信息

▶ [Supporting info](#)

▶ [PDF](#) (137KB)

▶ [\[HTML全文\]](#) (0KB)

▶ [参考文献\[PDF\]](#)

▶ [参考文献](#)

服务与反馈

▶ [把本文推荐给朋友](#)

▶ [加入我的书架](#)

▶ [加入引用管理器](#)

▶ [引用本文](#)

▶ [Email Alert](#)

▶ [文章反馈](#)

▶ [浏览反馈信息](#)

相关信息

▶ [本刊中 包含“FPGA”的 相关文章](#)

▶ 本文作者相关文章

• [乔保军^{1, 2}, 石峰¹](#)