

博士论文

多核处理器片上存储系统研究

黄安文, 高 军, 张民选

(国防科技大学计算机学院并行与分布处理国家重点实验室, 长沙 410073)

收稿日期 修回日期 网络版发布日期 接受日期

摘要 针对多核处理器计算能力和访存速度间差异不断增大对多核系统性能提升的制约问题, 分析几款典型多核处理器存储系统的设计特点, 探讨多核处理器片上存储系统发展的关键技术, 包括延迟造成的非一致cache访问、核与cache互连形式对访存性能的束缚以及片上cache设计的复杂化等。

关键词 [多核; 存储系统; 非一致cache访问](#)

分类号 [TP333](#)

DOI:

通讯作者:

作者个人主页: [黄安文](#); [高 军](#); [张民选](#)

扩展功能

本文信息

▶ [Supporting info](#)

▶ [PDF](#) (86KB)

▶ [\[HTML全文\]](#) (0KB)

▶ [参考文献\[PDF\]](#)

▶ [参考文献](#)

服务与反馈

▶ [把本文推荐给朋友](#)

▶ [加入我的书架](#)

▶ [加入引用管理器](#)

▶ [引用本文](#)

▶ [Email Alert](#)

▶ [文章反馈](#)

▶ [浏览反馈信息](#)

相关信息

▶ [本刊中 包含“多核; 存储系统; 非一致cache访问”的 相关文章](#)

▶ [本文作者相关文章](#)