

[首页](#)[学报简介](#)[文章查询](#)[学报动态](#)[作者园地](#)[投稿须知](#)[期刊订阅](#)[联系我们](#)[电子信息](#)[最新目录](#) | [下期目录](#) | [过刊浏览](#) | [高级检索](#)[◀ 前一篇](#) | [后一篇 ▶](#)

嵌入式SRAM的一种高可靠性内建冗余分析策略研究

苏建华^{1,2}, 陈则王¹, 王友仁¹, 姚睿¹

1. 南京航空航天大学自动化学院, 南京 210016;
2. 中国电子科技集团, 中原电子技术研究所, 郑州 450005

[摘要](#)[图/表](#)[参考文献\(0\)](#)[相关文章\(15\)](#)[点击分布统计](#)[下载分布统计](#)

版权所有 © 2012 《宇航学报》编辑部

电话: 010-68768614 (稿件), 010-68767316 (财务) Email: yhxb@vip.163.com

办公地址: 北京市海淀区阜成路8号院主办公楼303, 306; 通信地址: 北京市838信箱 《宇航学报》编辑部, 邮政编码: 100048

京ICP备10008805号-4

本系统由北京玛格泰克科技发展有限公司设计开发 技术支持: support@magtech.com.cn