

信息系统集成工具与技术

基于FPGA的遥感数据采集与快视系统

杨淑琴¹;安登峰²

北京工业大学计算机学院¹

彭江电子技术研究所²

收稿日期 2006-12-11 修回日期 网络版发布日期 2007-6-5 接受日期

摘要 提出了一种基于现场可编程门阵列 (FPGA) 的实时遥感卫星数据采集与快视系统的设计方案, 该方案充分利用FPGA的硬件资源简化逻辑设计, 并采用总线复用技术和内存映射文件的方法实现了采集和快视的实时并行处理以及海量数据的高速存取。

关键词 [遥感](#) [现场可编程门阵列](#) [总线复用](#) [内存映射文件](#)

分类号

DOI:

对应的英文版文章: [6127599](#)

通讯作者:

安登峰 df_an2008@yahoo.com.cn

作者个人主页: 杨淑琴 安登峰

扩展功能

本文信息

▶ [Supporting info](#)

▶ [PDF \(655KB\)](#)

▶ [\[HTML全文\]\(0KB\)](#)

▶ [参考文献\[PDF\]](#)

▶ [参考文献](#)

服务与反馈

▶ [把本文推荐给朋友](#)

▶ [加入我的书架](#)

▶ [加入引用管理器](#)

▶ [引用本文](#)

▶ [Email Alert](#)

▶ [文章反馈](#)

▶ [浏览反馈信息](#)

相关信息

▶ [本刊中 包含“遥感”的 相关文章](#)

▶ 本文作者相关文章

· [杨淑琴](#)

· [安登峰](#)