

开发研究与设计技术

一种用于数字视频媒体处理的SoC平台设计

杨宇红,郑世宝

上海交通大学图像通信与信息处理研究所, 上海200030

收稿日期 修回日期 网络版发布日期 2006-7-13 接受日期

摘要 提出了一种HDTV解码器片上系统(SoC)平台的设计,可进行多种IP核的集成,如MIPs CPU、HDTV视频解码器、视频处理器、OSD及外围IP设备,这些IP核分别可通过一个独立的接口与平台相连接。通过对总线和存储器访问带宽的估计,可以进行有效的数据通路管理。无需改变平台的系统结构就可灵活地添加新的功能,因此该SoC架构适合广泛地应用于数字视频媒体处理。

关键词 [片上系统平台设计](#) [系统架构](#) [数字媒体处理](#)

分类号

DOI:

对应的英文版文章: [2006-14-094](#)

通讯作者:

作者个人主页: 杨宇红;郑世宝

扩展功能

本文信息

- ▶ [Supporting info](#)
- ▶ [PDF \(128KB\)](#)
- ▶ [\[HTML全文\]\(0KB\)](#)
- ▶ [参考文献\[PDF\]](#)
- ▶ [参考文献](#)

服务与反馈

- ▶ [把本文推荐给朋友](#)
- ▶ [加入我的书架](#)
- ▶ [加入引用管理器](#)
- ▶ [引用本文](#)
- ▶ [Email Alert](#)
- ▶ [文章反馈](#)
- ▶ [浏览反馈信息](#)

相关信息

- ▶ [本刊中 包含“片上系统平台设计”的相关文章](#)
- ▶ 本文作者相关文章

- [杨宇红](#)
- [郑世宝](#)