

多媒体技术及应用

基于FPGA的HDTV视频存储的设计与实现

潘志光, 王伟

(上海交通大学自动化系, 上海200240)

收稿日期 修回日期 网络版发布日期 2007-3-30 接受日期

摘要 介绍了视频存储所采用的基本方法, 分析了FAT32文件系统的基本原理。针对HDTV视频码流数据量大、传输速率高的特点, 在硬件上采用了AVR单片机和FPGA相结合的方法, 实现了在没有操作系统的情况下对视频码流的硬盘存储, 并给出了相关的软件实现。

关键词 [HDTV](#) [文件系统](#) [FAT32](#)

分类号 [TP391](#)

DOI:

通讯作者:

作者个人主页: 潘志光; 王伟

扩展功能

本文信息

- ▶ [Supporting info](#)
- ▶ [PDF](#) (98KB)
- ▶ [\[HTML全文\]](#) (0KB)
- ▶ [参考文献\[PDF\]](#)
- ▶ [参考文献](#)

服务与反馈

- ▶ [把本文推荐给朋友](#)
- ▶ [加入我的书架](#)
- ▶ [加入引用管理器](#)
- ▶ [引用本文](#)
- ▶ [Email Alert](#)
- ▶ [文章反馈](#)
- ▶ [浏览反馈信息](#)

相关信息

- ▶ [本刊中 包含“HDTV”的 相关文章](#)
- ▶ 本文作者相关文章
 - [潘志光, 王伟](#)