

开发研究与设计技术

一种快速断点仿真器的软硬件协同设计

陈东晓, 高磊, 梅优良

(浙江大学信息与电子工程学系, 杭州 310027)

收稿日期 修回日期 网络版发布日期 2007-3-2 接受日期

摘要 仿真器是利用硬件在仿真环境中对程序进行仿真、调试的重要工具。在断点执行方式下, 需要检查控制断点和数据断点, 仿真器难以保持较快的仿真速度, 提出了一种软硬件协同的快速断点仿真器设计方案, 在仿真过程中有效地简化了目标程序和监控程序的交互过程, 从而可以获得较快的仿真速度, 并简化了电路的设计。

关键词 [仿真器](#) [控制断点](#) [数据断点](#) [软硬件协同设计](#)

分类号

DOI:

通讯作者:

作者个人主页: [陈东晓](#); [高磊](#); [梅优良](#)

扩展功能

本文信息

- ▶ [Supporting info](#)
- ▶ [PDF \(180KB\)](#)
- ▶ [\[HTML全文\] \(0KB\)](#)
- ▶ [参考文献 \[PDF\]](#)
- ▶ [参考文献](#)

服务与反馈

- ▶ [把本文推荐给朋友](#)
- ▶ [加入我的书架](#)
- ▶ [加入引用管理器](#)
- ▶ [引用本文](#)
- ▶ [Email Alert](#)
- ▶ [文章反馈](#)
- ▶ [浏览反馈信息](#)

相关信息

- ▶ [本刊中 包含“仿真器”的 相关文章](#)
- ▶ [本文作者相关文章](#)
- ▶ [陈东晓, 高磊, 梅优良](#)