

[首页](#) [学院介绍](#) [招生简章](#) [导师风采](#) [创新基地](#) [参考信息](#) [考研问答](#) [政策文件](#) [资料下载](#)

## 导师风采

名师风采  
博士生导师  
硕士生导师

## 熊晓明

文章来源：自动化学院 发布单位：广东工业大学研究生招生信息网 发布日期：2015年10月25日



### 熊晓明 XIONGXIAOMING 教授

所属学院：自动化学院

导师类别：硕士生导师

职务：教授

科研方向：研究方向：为集成电路和片上系统设计、集成电路计算机辅助设计和电子设计自动化。研究内容包括但不限于：纳电子学、计算机算法、图论、计算几何学。

具体研究课题：

- 1、超深亚微米工艺下高性能连线技术和研究；
- 2、智能视频监控片上系统设计；
- 3、软、硬件协同设计、仿真、和验证；
- 4、高性能集成电路和片上系统测试与封装；
- 5、3D 集成电路功耗和优化。

联系方式：xmxiong@gdut.edu.cn

硕士招生学院：自动化学院

熊晓明，EDA知名国际专家，广东工业大学“百人计划”特聘教授，华南理工大学客座教授。

熊晓明博士主要擅长于产品架构、超大规模集成电路和片上芯片设计流程、多阶层集成电路设计方法、计算机辅助设计和计算几何学算法、平面布局规划、布局及布线、集成电路设计方法学等方面。

早在1989年，熊晓明就与美国加州大学圣地亚哥分校著名教授陈中宽博士合作培养多名博士并多次在国内及美国著名大学举办IC设计和EDA专题讲座与学术讨论。

熊晓明博士在美国工作二十多年期间主持并参与了多项研究项目，研发产品大多应用于美国国家半导体公司、美国IBM、日本NEC、美国LSI、美国英特尔等世界一流公司，产品获得用户的一致认可，代表世界最新技术及一流水平。被著名电子学家、EDA世界泰斗、美国工程院院士、中国科学院外籍院士葛守仁教授誉为：开创中国EDA行业的理想领军人物。

入职广东工业大学以来，在广东工业大学创建本科“2+2”IC班，建立Synopsys-广东工业大学EDA技术创新实验室和Cadence-广东工业大学集成电路设计技术创新实验室；在广州国家集成电路基地担任首席科学家，受广东省科技厅委托，参与广东省集成电路产业规划工作；在广州国家集成电路基地搭建EDA技术创新平台和硬件仿真平台，正在组建一支专业的集成电路产业技术服务团队。

科学学位：电路与系统 控制科学与工程 计算机科学与技术 计算机系统结构

科

专业学位：电子与通信工程 集成电路工程 控制工程 计算机技术

域

教育 1983/05 - 1988/05, University of California, Berkeley,

Department of Electrical Engineering and Computer Science, 博士

背景 1978/01 - 1982/01, 华南理工大学, 无线电系, 学士

景

工 现在, 广东工业大学, 自动化学院, 教授

作 博士毕业后在美国半导体和电子设计自动化公司任职二十多年

经

历

学 广东省重大科技专项咨询专家

术 广州国家集成电路基地首席科学家

兼 华南理工大学客座教授

职 高端应用电子芯片与系统协同创新中心专家咨询委员会专家

主 要 成果 Xiao Ming Xiong and Ernest S. Kuh, "The Scan Line Approach to Power and Ground Routing" Digest of Technical Papers, IEEE Inter-Aided Design, November 1986, pp. 6-9.

- 论 Xiao-
- 文 Ming Xiong and Ernest S. Kuh, "Nutcracker: an Efficient and Intelligent Channel Spacer," Proc. of 24th Design Automation Conference -304.
- Xiao-Ming Xiong, "Optimized One-Dimensional Compaction of Building-Block Layout," Technical Report, Memo. No. UCB/ERL M87/45, May 1987.
- Wei-Ming Dai, Xiao-Ming Xiong et al, "BEAR: a New Building-Block Layout System," Digest of Technical Papers, IEEE International Conference on Computer-Aided Design, November 1987, pp. 34-37.
- Xiao-
- Ming Xiong and Ernest S. Kuh, "The Constrained Via Minimization Problem for PCB and VLSI Design," Proc. of 25th Design Automat -578.
- Xiao-
- Ming Xiong, "A New Algorithm for Topological Routing and Via Minimization," Digest of Technical Papers, IEEE International Confere -Aided Design, November 1988, pp. 410-413.
- Xiao-
- Ming Xiong and Ernest S. Kuh, "A Unified Approach to the Via Minimization Problem," IEEE Trans. on Circuits and Systems, Vol. 36, -204.
- Xiao-Ming Xiong and Ernest S. Kuh, "Geometric Compaction of Building-Block Layout," Proc. of Custom Integrated Circuits Conference, May 1989, pp. 17.6.1-17.6.4.
- Xiao-Ming Xiong, Dan Green, John Hardin and Lawrence Riedel, "Automatic Signal Net-Matching for VLSI Layout Design," Proc. of IEEE International Conference on Computer Design, October 1989, pp. 524 -527.
- Xiao-Ming Xiong, "Two-Dimensional Compaction for Placement Refinement," Digest of Technical Papers, IEEE International Conference on Computer -Aided Design, November 1989, pp. 136-139.
- Xiao-
- Ming Xiong and Ernest S. Kuh, "Geometric Approach to VLSI Layout Compaction" International Journal of Circuit Theory and Applica -430.
- Xiao-
- Ming Xiong and Albert Chiu, "Efficient and Accurate Annotation of ECL Designs," Proc. of the Third Physical Design Workshop, May 1990.
- Xiao-Ming Xiong, "Routability Design for Sea-of-Cells," Proc. of Fourth Annual IEEE International ASIC Conference and Exhibit, September 1991, pp. 14.3.1 -14.3.4.
- J. W. Chung, R. Carragher, C. K. Cheng and X.-
- M. Xiong, "Performance Driven Routing Algorithm for Electronic Interconnects," Proc. of International Workshop on Layout Synthesis, -157.
- Xiao-Ming Xiong, John Hardin and Chung-
- Kuan Cheng, "PAS: A Stand Alone Placement Annotation System for High Speed Designs," IEEE Custom Integrated Circuits Conf., 1991, -5.
- Robert J. Carragher, Chung-Kuan Cheng and Xiao-
- Ming Xiong, "The Net Matching Problem in High Performance Microelectronics Design," Proc. of the Third International Conference o -561.
- Xiao-Ming Xiong and Chung-
- Kuan Cheng, "Interconnect and Output Driver Modeling of High Speed Designs," IEEE Int. Conf. on ASIC, September 1993, pp. 507 -510.
- Robert J. Carragher, Chung-Kuan Cheng, Xiao-
- Ming Xiong and Ramamohan Paturi, "Solving the Net Matching Problem in High-Performance Chip Design," IEEE Transactions on Computer-Aided Design of Integrated Circuits and Systems, Vol. 15, No. 8, August 1996.
- 知 Xiao-Ming Xiong, Ben Mathew, and etc. "Design-for-Test-Aware Hierarchical Design Planning," U.S. Patent No. 7,937,677, May 2011.
- 识
- 产 Xiao-
- 权 Ming Xiong, "Region Search Approach for Delay Routing and Signal Net Matching," U.S. Patent No. 5,550,748, August 1996.
- 科 在研项目包括：
- 佛山市科技创新团队项目，高清晰图像和海量信息传输芯片设计

研 两项广东省重大科技专项

项

目

教 本科教学：《EDA技术与工具》、《片上系统设计技术》

学 研究生教学：《片上系统设计方法学》

活

动

?

版权所有 © 2010 广东工业大学研究生院 master  
本网站用IE6.0以上浏览器、1024\*768及以上分辨率获最佳效果